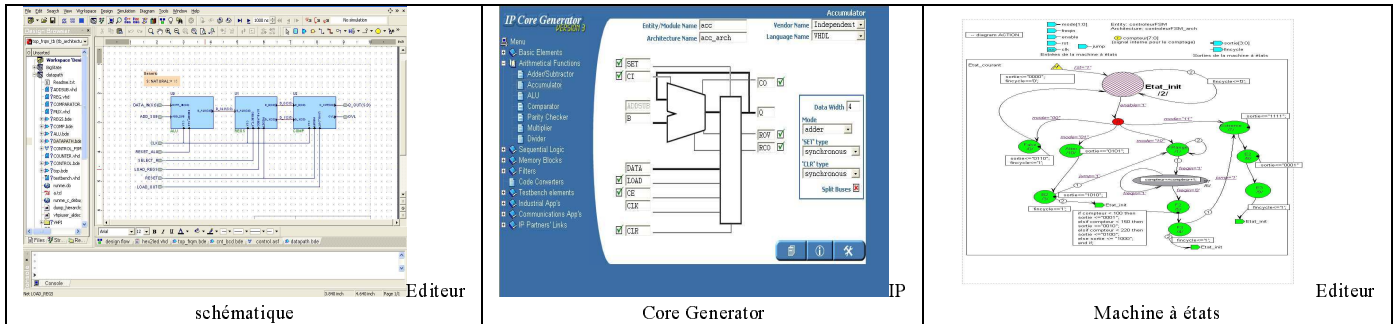
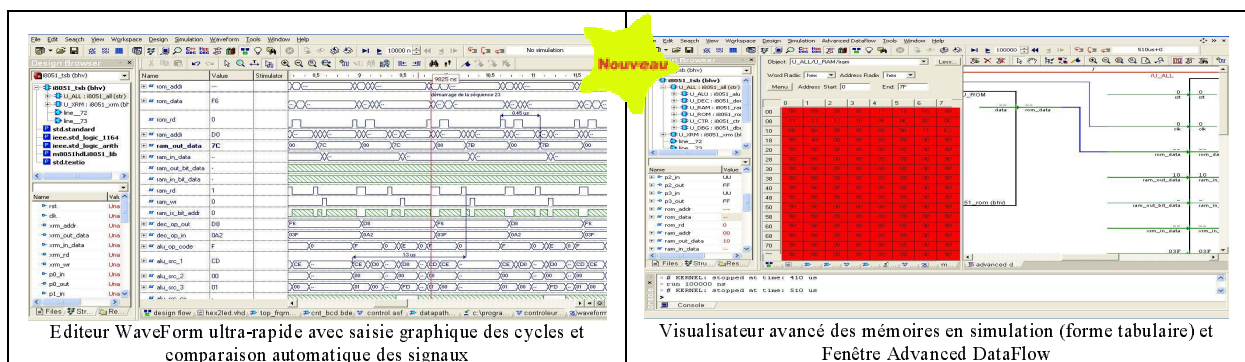


Active-HDL est une solution HDL multi-fondeurs qui vous permet de concevoir efficacement FPGA et prototype ASIC dans un environnement graphique intégré et unifié, indépendamment de la cible, intégrant un simulateur interactif de très haute performance (simulation VHDL / Verilog / EDIF / SystemC, avant/après synthèse-routage), le tout pour un prix très attractif.



Active-HDL vous permet de disposer dans le même environnement d'une chaîne complète de conception de haute performance :

- **Gestionnaire de projet** avec un FPGA Design Flow Manager (qui centralise et interface tous les outils externes pour la synthèse et le placement-routage FPGA) et **Contrôle de version**
- **Editeur Texte avec assistant de langage** pour vous aider à écrire rapidement du code HDL.
- **Editeur Machines à états hiérarchiques** pour faciliter la saisie des contrôleurs
- **Editeur schématique HDL/EDIF** pour les parties structurales
- **Générateur de modèles IP** (permet de générer automatiquement du VHDL synthétisable pour de nombreux types de modèles configurables)
- **Code2Graphics** : Convertisseur automatique Code HDL -> descriptions graphiques
- Génération automatique de **TestBenchs** à partir de Waveforms
- **Simulateur intégré VHDL / Verilog / EDIF / SystemC** haute performance avec analyseur de signaux, outils puissants de **comparaison**, et support des assertions (Sugar PSL, OpenVera)
- **Débugage interactif dans les éditeurs utilisés pour saisir le Design !** incluant un système **X-Trace (résolution des conflits) / dataflow (suivi des propagations)**
- **Outil de visualisation dynamique des mémoires** (sous forme tabulaire)
- **Code coverage avancé, possibilités d'accélération matérielle**
- **Synthèse logique intégrée** avec Leonardo, Synplify, Synopsys, XST, Quartus ...



Avec Active-HDL, vous allez pouvoir **optimiser votre flot de conception FPGA/Asic** en disposant d'une **plateforme leader, indépendante du fondeur, reconnue sur le marché**, qui vous offre une **intégration identique avec tous les fournisseurs actuels**. La **simulation intégrée ultra-rapide** vous fera gagner beaucoup de temps en simulation et **vérification**. L'**intégration** avec les outils de placement-routage vous évite d'avoir à manipuler de nombreuses étapes souvent mal interconnectées.