

# CADvision!online

N°1

27/01/2004



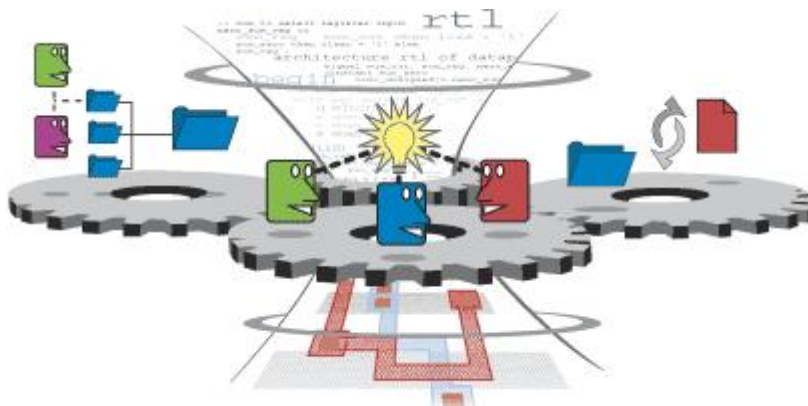
CADvision est heureux de vous présenter son premier bulletin d'information. Vous pourrez donc suivre l'évolution de vos produits préférés et découvrir toutes nos nouveautés. Dans chaque rubrique, vous trouverez des informations afin d'utiliser au mieux toutes les nouvelles fonctionnalités de vos outils.

Toute l'équipe de CADvision vous présente ses meilleures vœux pour l'année 2004 ainsi qu'à tous vos collaborateurs et tous vos proches.



## Bienvenue !

Nous souhaitons la bienvenue à notre nouveau fournisseur **Synchronicity**, leader dans les technologies de réutilisation, de collaboration et de gestion de projet pour la réalisation de systèmes électroniques. L'objectif des outils SYNCHRONICITY est d'accélérer le temps de développement de vos projets !



Pour plus d'informations : <http://www.cadvision.fr/synchronicity.htm>

## FORUM

En effet, c'est tout nouveau, CADvision met à votre disposition une zone de ressources techniques sur les outils principaux et des forums de discussion. Nous espérons donc que vous serez nombreux à l'utiliser que ce soit pour poser des questions techniques sur l'un de nos outils, faire des suggestions ou rentrer en relation avec d'autres utilisateurs.

[http://www.cadvision.fr/index\\_ServiceTechnique.htm](http://www.cadvision.fr/index_ServiceTechnique.htm)

## Salon DATE 2004

Cette année le salon DATE se déroulera à PARIS, du 17 au 19 février 2004. Nous attendons donc votre visite sur l'un des stands de nos fournisseurs.

<http://www.date-conference.com/>



133 rue Montreuil  
75011 PARIS  
Tel : 01.43.70.80.15  
Fax : 01.43.70.19.80  
[www.cadvision.fr](http://www.cadvision.fr)

L'équipe technique de CADvision  
[support@cadvision.fr](mailto:support@cadvision.fr)

1/4

## Infos CADSTAR

Comme chaque mois, venez découvrir le dernier Bulletin Technique sur notre site web :

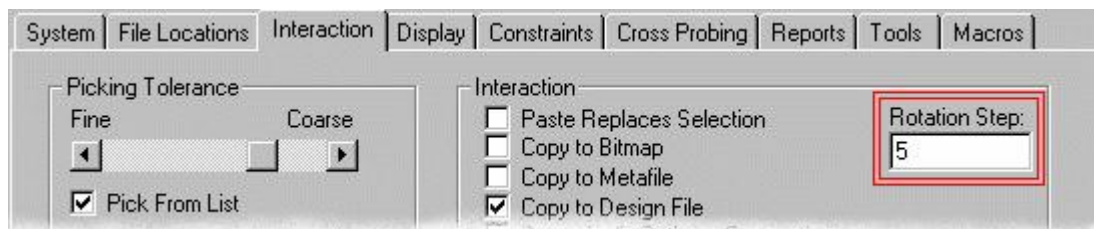
<http://www.cadvision.fr/CadStarTech.htm>

Vous pourrez aussi visualiser et télécharger différentes ressources (Patches, bibliothèques et scripts...) sans oublier votre nouveau FORUM !



### Pas de rotation des composants dans le PR EDITOR

Il est important de noter que pour obtenir une rotation correcte de votre composant dans le PR Editor, il vous faut tout d'abord définir le pas de rotation dans le Design Editor. En effet, l'angle de rotation donnée dans le PR EDITOR devra être un multiple de la valeur donnée : Rotation Step dans le Design Editor : Tools/Options/Interaction.



Cela fonctionnera parfaitement si la valeur de votre pas est définie à 5 degrés. Ainsi, par exemple, vous pourrez faire des rotations par pas de 45° dans le PR EDITOR.

### Modification du DRC dans PR EDITOR

Suite au report d'un défaut, la fonction DRC dans PReDitor a été modifiée depuis le patch 9.

La règle Pad to Pad entre les pastilles d'un même composant est supprimée, elle est maintenue entre les pastilles de composants différents. Il devient donc essentiel de vérifier ces règles, avant d'entrer dans PReDitor pour valider que tous les composants sont corrects. CADSTAR permet la vérification de ces règles depuis l'éditeur de composants.

Toutefois, il est possible de rétablir, le contrôle de cette règle "Pad to Pad" pour un même composant

*Pour la session en cours :*

```
Ø Menu Utilities | Scripting | Command Window et  
dans la ligne de commande, entrez :  
setSetting("check.suppress_same_comp",0)
```

*De façon permanente pour chaque démarrage de PReDitor :*

```
Ø Ajouter la variable d'environnement Système / Windows  
red_macros_local avec pour valeur le répertoire des  
macros de CADSTAR C:\... \Cadstar\Macros  
Ø Créez un fichier texte nommé .init.py Notez que le  
fichier commence par un point contenant le ligne  
setSetting("check.suppress_same_comp",0).
```

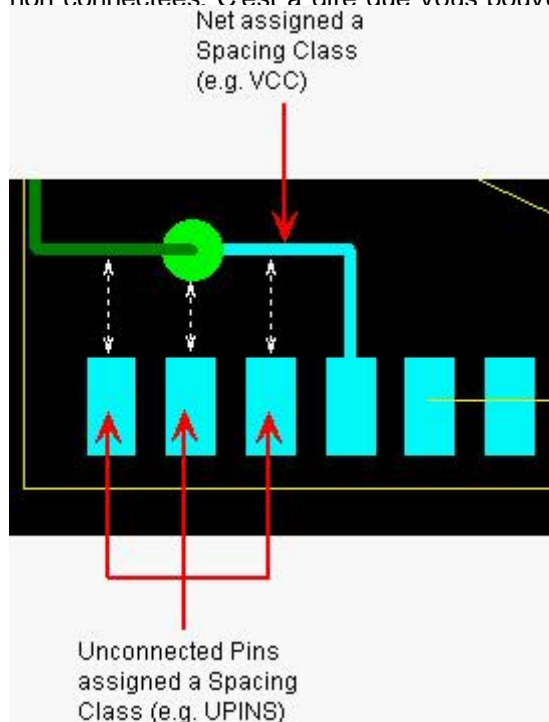


133 rue Montreuil  
75011 PARIS  
Tel : 01.43.70.80.15  
Fax : 01.43.70.19.80  
[www.cadvision.fr](http://www.cadvision.fr)

L'équipe technique de CADvision  
[support@cadvision.fr](mailto:support@cadvision.fr)

## Gestion d'isolement spécifique sur les pastilles isolées

Depuis CADSTAR 6.0, il est possible d'assigner une classe d'isolement particulière aux pastilles non connectées. C'est à dire que vous pouvez indiquer une distance minimum à respecter entre les non connectées.



- 0 Créez un nouvel attribut `uspacing_class`, type d'attribut = pin.
- 0 Ajoutez cet attribut à toutes les pastilles non connectées : Menu – Add Attribut | Attribut Name = `uspacing_class` | Text string = `UPINS`.
- 0 Créez la spacing classe `UPINS`
- 0 Assignez l'isolement souhaité : Menu - Setting Assignment | Net spacing. Créez la paire d'isollements entre `UPINS` et les autres classes.
- 0 Dès lors, le routage manuel, automatique ainsi que les remplissages de cuivre respecterons cet isolement spécifique.

## PROMOTIONS SPECIALES SUR TOUTE LA GAMME CADSTAR :

L'ensemble des outils CADSTAR est actuellement en promotion jusqu'au 31 mars 2004, qu'il s'agisse de nouvelles licences CADSTAR pour le placement-routage, ou bien de modules optionnels qui pourraient venir compléter une configuration existante.

Vous disposez ainsi d'une remise de 20% sur toute la gamme.

### CADSTAR Promotion

when you download your free copy of CADSTAR Express

- Routage PCB
- Analyse C.E.M.
- CADSTAR 3D
- Routage avancé PR2000

- Schématique
- Intégrité des Signaux
- Compléments
- Contraintes High-Speed



133 rue Montreuil  
75011 PARIS  
Tel : 01.43.70.80.15  
Fax : 01.43.70.19.80  
[www.cadvision.fr](http://www.cadvision.fr)

L'équipe technique de CADvision  
[support@cadvision.fr](mailto:support@cadvision.fr)

## Infos Active-HDL

Cette nouvelle année commence donc avec une nouvelle version d' ACTIVE-HDL, solution de référence pour la conception et la simulation des FPGA développés sur la base des langages VHDL ou Verilog. En effet, la version 6.2 est actuellement disponible. Par rapport à la version 6.1, l'ensemble des fonctionnalités a été amélioré, tant au niveau de la convivialité qu'au niveau des performances.



- C/C++ et SystemC : Intégration d'un compilateur qui supporte les nouveaux langages de description de haut niveau.
- C-Synthesis et Co-simulation: Intégration avec la solution Celoxica Handle-C...
- Matlab™ / Simulink™ : Générateur automatique de modèles compatible avec ALTERA DSP Builder et Xilinx System Generator.
- IP Core et Library Protection : Encrypter des IP selon différents niveaux de protection...
- Advanced HDL, Block Diagram, Finite State Machine Editor : Amélioration de la recherche et Cross-probing.
- Code2Graphics : Création de document graphique automatique à partir d'un code existant VHDL, Verilog ou EDIF

Pour tester ce produit :

<http://www.cadvision.fr/download.htm>

IMPORTANT : Salon DATE 2004 – PARIS :

Nous vous conseillons vivement, si vous êtes disponibles, de vous rendre sur le salon DATE, auprès du Stand Aldec (ou nous serons également présents), afin d'obtenir des renseignements détaillés et des démonstrations sur des points avancés particuliers d'Active-HDL et en découvrir plus sur ce que l'outil peut vous apporter.

Le cas échéant, merci de nous contacter au 01 43 700 885 pour convenir d'une date et heure de venue.

## Site Web CADvision

N'hésitez pas à consulter aussi notre site web, remis à jour régulièrement :

[www.cadvision.fr](http://www.cadvision.fr)



133 rue Montreuil  
75011 PARIS  
Tel : 01.43.70.80.15  
Fax : 01.43.70.19.80  
[www.cadvision.fr](http://www.cadvision.fr)

L'équipe technique de CADvision  
[support@cadvision.fr](mailto:support@cadvision.fr)