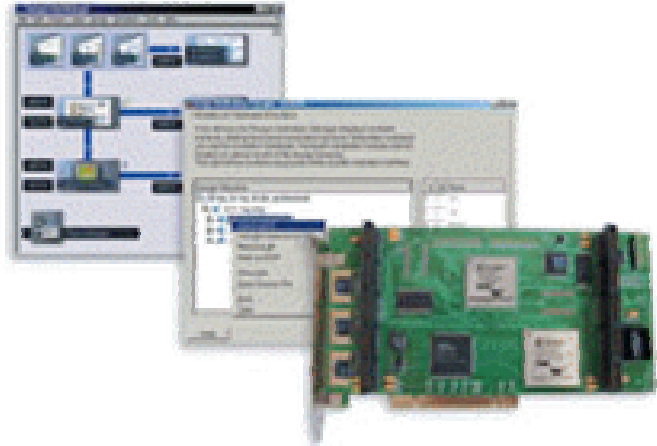


La Carte de prototypage d'Active-HDL intègre la dernière technologie de prototypage matériel qui permet de tester efficacement des conceptions orientées Altera et Xilinx. Les utilisateurs d'Active-HDL peuvent étendre les fonctionnalités d'Active-HDL en ajoutant une carte de prototypage « bas coût » permettant de vérifier que le design fonctionne au niveau matériel de façon instantanée. Puisque la carte de prototypage est contrôlée directement depuis Active-HDL et agit comme une extension du simulateur, il n'affecte pas le flot de conception courant ou le code HDL synthétisable existant.

Conceptions d'Origine et coeurs d'IP

La carte de prototypage permet des conceptions d'origine et des coeurs d'IP à charger directement dans la carte, ce qui peut alors être simulé avec tous autres blocs HDL restant au niveau logiciel. Ceci réduit au minimum le temps de simulation parce que la réponse matérielle est instantané. Les conceptions d'origine viennent typiquement sous forme de netlists schématiques tels que l'EDIF, ce qui ralentit jusqu'à 20 fois le processus de simulation. Quand des netlists sont placés dans la carte, le design s'exécute beaucoup plus rapidement que son code HDL équivalent. Les designers peuvent employer des conceptions d'origine sur de nouveaux projets sans ralentir la simulation.



Installation minimale

La carte de prototypage est installée directement sur le PC de l'utilisateur, sans aucun besoin d'alimentation, de ports, de connecteurs, de composants ou de câbles. L'installation est aussi simple que l'installation d'une carte graphique ou d'un modem. Une fois que la carte est installée, l'utilisateur peut continuer le flot de conception courant, qui a maintenant été complété avec le prototypage matériel et les environnements de tests système.

Avantages:

- ⊕ Prototypage entièrement automatisé depuis l'environnement Active-HDL (invoqué directement depuis l'interface utilisateur d'Active-HDL)
- ⊕ Accélération conséquente de la simulation ; le design tout entier est intégré dans le matériel, seul le testbench reste au niveau logiciel.
- ⊕ Le testbench logiciel contrôle les deux environnements matériel et logiciel !
- ⊕ Chaque section du design peut être isolé au niveau matériel et être sujet à des tests spéciaux pour assurer une efficacité maximum au design.
- ⊕ Pas besoin de ports JTAG externes, de câbles, d'alimentations
- ⊕ Fournit une visibilité totale des signaux internes ; tous les signaux sont automatiquement connectés à l'Afficheur/Editeur de Waveforms
- ⊕ Permet une accessibilité sans limites de points tests pour contrôler et appliquer des signaux
- ⊕ L'installation prend moins de 2% du temps d'installation de prototype traditionnel



CADvision

2, rue Galilée - 78280 - Guyancourt - France
3, place du Palais - 26000 - Valence - France

Tél: +33 1 39 30 65 11 - Fax: +33 1 39 30 65 08

E-mail: info@cadvision.fr - Internet: <http://www.cadvision.fr>